

VTIN

מגמת אלקטרוניקה ומחשבים / חשמל

תיכון חמרה: מחבר ל- 2 סיביות

ניסוי זה לא מעודכן לגרסת quartus וכן לרכיב מתכנת שיש בערכות היום, אך הרעיון זהה.

<u>כללי</u>

ניסוי זה כולל שלשה חלקים :

חלק אי - הפעלת העורך הגרפי, שרטוט המעגל הנדרש, שימוש בספריות הרכיבי, שמירה והגדרת פרוייקט.

חלק בי – הפעלת המהדר, איתור ותיקון שגיאות.

חלק ג׳ – הפעלת תוכנת ההדמיה, קביעת אותות עירור, הרצת הדמיה ואימות התכנון.

לצורך התכנון של מחבר ל-2 סיביות נשתמש בתכנון היררכי.

בשלב הראשון נתכנן חצי מחבר, ומחבר מלא.

.F.A -ו H.A בשלב השני ניצור Symbol עבור

בשלב השלישי נשתמש ברכיבים שיצרנו לצורך מימוש מערכת מורכבת יותר.

F.A -שלב א׳ - חצי מחבר H.A ומחבר מלא

חלק א׳ – עורך גרפי

<u>מטרות הניסוי :</u>

- הכרת תפקוד העורך הגרפי
- הכרת חלק מספריות הרכיבים.
- . תכנון ושרטוט המעגל החשמלי
- הגדרת מבואות ומוצאים של המעגל החשמלי.

<u>מהלך הניסוי</u>

.Max_Plus II תכנון ושרטוט חצי מחבר בעזרת תוכנת

- .1. הפעל את תוכנת MAX_PLUS II, הקש על הפריט 3.
- .2 להוספת רכיב : בתפריט symbol הקש Enter symbol או לחץ לחיצה כפולה בעכבר. יופיע חלון הכולל רשימת רכיבים, בחר את הרכיב הרצוי ע״י רישום השם המפורש או דרך חיפוש בספריה המתאימה.
- 3. צור לעצמך ספריה בה תשמור את הפרוייקט, שמור את עבודתך בספריה זו.
 3 הקפד עבור כל פרוייקט חדש לשמור בספריה נפרדת. מומלץ לתת שם זהה לספריה ולקובץ הפרוייקט.
- .4. הוסף מבואות ומוצאים לשרטוט. המבואות והמוצאים הם למעשה הדקי הרכיב שתיצור.





מגמת אלקטרוניקה ומחשבים / חשמל

הקצה שמות משמעותיים למבואות וליציאות.

- .5. חבר את הרכיבים עייי מוליכים בדומה לתוכנת EWB.
- אדרת פרוייקט לאחר סיום התכנון והשמירה, עלינו להגדיר לתוכנה כי זהו הפרוייקט שלנו,
 Set Project to current file. בתפריט המשנה בחר File בתפריט המשנה בחר

רמהדר – המהדר – COMPILER

<u>מטרות הניסוי:</u>

- הכרת תפקודו של המהדר.
 - תיקון שגיאות בתכנון.
- הקצאת הדקים ברכיב המיתכנת.

<u>מהלך הניסוי</u>

לפני הפעלת המהדר בדוק האם הגדרת את הפרוייקט, אם לא, בצע זאת בהתאם לסעיף 6 בחלק אי.

- 1. מתוך תפריט Max_Plus II בחר Compiler, נפתח חלון המהדר.
 - 2. בחירת רכיב לצריבה מתוך תפריט Assign בחר 2

.MAX7000S בחר Device Family בתיבת

EPM7128SLC84-7 בחר את הרכיב Device בתיבת

(Show Only Fastest Speed Grades בכדי לראות רכיב זה בטל את הסימן √ ליד התיבה)

- .Start להפעלת המהדר לחץ
- 4. לאחר סיום ההידור נרשמת הודעה מתאימה.

. 0 errors , 0 warnings אם הכל תקין ירשם

במידה ולא יש לקרא את הודעת השגיאה ולתקן בהתאם.

. לאחר סיום פעולת ההידור ואיתור השגיאות. פתח את הקובץ עם סיומת rpt. גלול את הטקסט עד הגעה לאיזור של הקצאת ההדקים ברכיב. בדוק אלו הדקים הוקצו עבור הפרוייקט שלך.

Simulator -חלק ג׳ – הדמיה

<u>מטרות הניסוי :</u>

- הכרת תוכנת ההדמיה.
 - הכרת אותות עירור.
- הרצת הדמיה ואימות תכנון. 🔹
 - מדידת זמני השהיה.





מגמת אלקטרוניקה ומחשבים / חשמל

. חזור על כל הסעיפים עבור מחבר מלא – הקפד לשמור בספריה אחרת 🛠





מגמת אלקטרוניקה ומחשבים / חשמל

דרישות הדו״ח המסכם

<u>א׳ – הצי מחבר H.A</u>

- . H.A טבלת האמת של 1.
- .2 שרטוט המימוש של H.A בעורך הגרפי.
- . פלט של הסימולציה ובדיקה מול טבלת האמת.
- 4. הקצאת ההדקים של הרכיב מתוך הקובץ xxx.rpt.
 - 5. הסברים לכל שלבי הביצוע.

<u>ב׳ – מחבר מלא F.A.</u>

- . F.A טבלת האמת של 1.
- .2 שרטוט המימוש של F.A בעורך הגרפי.
- . פלט של הסימולציה ובדיקה מול טבלת האמת.
- 4. הקצאת ההדקים של הרכיב מתוך הקובץ xxx.rpt .
 - .5 הסברים לכל שלבי הביצוע.

<u>ג׳ – מחבר ל- 2 סיביות.</u>

- .1 טבלת אמת של מחבר ל- 2 סיביות.
- Symbol שרטוט המימוש של המסכם ל- 2 סיביות בעורך הגרפי תוך שימוש ב- 2
 של H.A ו- H.A שיצרתם.
 - . פלט של הסימולציה ובדיקה מול טבלת האמת.
 - . xxx.rpt הקצאת ההדקים של הרכיב מתוך הקובץ
 - 5. הסברים לכל שלבי הביצוע.

ב ה צ ל ח ה ! נפתלי אבן חיים – מרכז המגמה